

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 2002年10月28日
Date of Application:

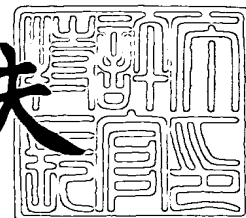
出願番号 特願2002-312362
Application Number:
[ST. 10/C]: [JP2002-312362]

出願人 ローム株式会社
Applicant(s):

2003年 8月29日

特許庁長官
Commissioner,
Japan Patent Office

今井康夫



出証番号 出証特2003-3070607

【書類名】 特許願

【整理番号】 02-00250

【提出日】 平成14年10月28日

【あて先】 特許庁長官 殿

【国際特許分類】 G09G 3/36

【発明の名称】 表示駆動方法及び表示装置

【請求項の数】 8

【発明者】

【住所又は居所】 京都市右京区西院溝崎町 2 1 番地 ローム株式会社内

【氏名】 中岡 弘光

【発明者】

【住所又は居所】 京都市右京区西院溝崎町 2 1 番地 ローム株式会社内

【氏名】 田中 寿昌

【特許出願人】

【識別番号】 000116024

【氏名又は名称】 ローム株式会社

【代表者】 佐藤 研一郎

【代理人】

【識別番号】 100083231

【住所又は居所】 東京都港区新橋 2 丁目 1 0 番 5 号 末吉ビル 5 階 ミネルバ国際特許事務所

【弁理士】

【氏名又は名称】 紋田 誠

【選任した代理人】

【識別番号】 100112287

【住所又は居所】 東京都港区新橋 2 丁目 1 0 番 5 号 末吉ビル 5 階 ミネルバ国際特許事務所

【弁理士】

【氏名又は名称】 逸見 輝雄

【手数料の表示】

【予納台帳番号】 016241

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9901021

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 表示駆動方法及び表示装置

【特許請求の範囲】

【請求項 1】 PWM制御される単純マトリクスディスプレイの表示駆動方法において、

信号電極に印加する PWM信号電圧として、前寄せ PWM信号電圧と後寄せ PWM信号電圧とを選択的に供給可能にし、

各信号電極に所定期間に印加される前記 PWM信号電圧を、各走査電極に関して、前記前寄せ PWM信号電圧と前記後寄せ PWM信号電圧とがほぼ等しい回数になるように、制御することを特徴とする表示駆動方法。

【請求項 2】 前記前寄せ PWM信号電圧と前記後寄せ PWM信号電圧とを、所定のフレーム周期毎に切り替えることを特徴とする、請求項 1 記載の表示駆動方法。

【請求項 3】 前記 PWM信号電圧は、奇数番走査電極に対して後寄せ PWM信号電圧であり偶数番走査電極に対して前寄せ PWM信号電圧である後／前寄せ組み合わせと、奇数番走査電極に対して前寄せ PWM信号電圧であり偶数番走査電極に対して後寄せ PWM信号電圧である前／後寄せ組み合わせとのいずれかになるように印加されることを特徴とする、請求項 1、2 記載の表示駆動方法。

【請求項 4】 前記 PWM信号電圧及び前記走査電極に印加する走査電圧を、フレーム周期に所定の関係で同期させて交流化することを特徴とする、請求項 1～3 記載の表示駆動方法。

【請求項 5】 静電容量結合性の表示素子を介在して互いに直交するように複数の信号電極及び複数の走査電極が設けられている単純マトリクスディスプレイと、

前記複数の走査電極を順次走査して走査電圧を供給する走査側駆動部と、

該走査側駆動部の走査に同期して、前記信号電極の各々に前寄せ PWM信号電圧と後寄せ PWM信号電圧のいずれかである PWM信号電圧を供給する信号側駆動部とを有し、

前記信号側駆動部は、前記 PWM信号電圧を、各走査電極に対して前記前寄せ

PWM信号電圧と前記後寄せPWM信号電圧とが所定の期間内にはほぼ等しい回数になるように、制御することを特徴とする表示装置。

【請求項6】 前記信号側駆動部は、前記前寄せPWM信号電圧と前記後寄せPWM信号電圧とを所定のフレーム周期毎に切り替えることを特徴とする、請求項5記載の表示装置。

【請求項7】 前記信号側駆動部は、前記PWM信号電圧を、奇数番走査電極に対して前記後寄せPWM信号電圧であり偶数番走査電極に対して前記前寄せPWM信号電圧である後／前寄せ組み合わせと、奇数番走査電極に対して前記前寄せPWM信号電圧であり偶数番走査電極に対して前記後寄せPWM信号電圧である前／後寄せ組み合わせとのいずれかになるように印加することを特徴とする、請求項5、6記載の表示装置。

【請求項8】 前記信号側駆動部及び前記走査側駆動部は、前記PWM信号電圧及び前記走査電極に印加する走査電圧を、フレーム周期に所定の関係で同期させて交流化することを特徴とする、請求項5～7記載の表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、液晶表示素子や有機EL表示素子を用いた単純マトリクスディスプレイをPWM制御するための表示駆動方法及びその表示装置に関する。

【0002】

【従来の技術】

マトリクス型表示装置は、走査電極と信号電極との交点の各画素にトランジスタなどの非線形素子を有するアクティブマトリクス型と、その交点の各画素は非線形素子を介さず直接表示素子に接続される単純マトリクス型とに大別される。単純マトリクスディスプレイ70は、図7に基本構造を示すように、対向する2枚の基板上に互いに直交するように複数の信号電極X（X1～X4）及び複数の走査電極Y（Y1～Y4）を設けている。この信号電極及び走査電極は、通常、それぞれ多数の電極で構成されるが、ここでは各4つの場合を例に説明する。

【0003】

単純マトリクスディスプレイは、図8のタイミングチャートに示すように、走査側駆動回路71の走査クロック、即ち信号取り込みのラッチパルスLPと同期して走査電極Y1～Y4に走査電圧を順番に加え、同時に信号側駆動回路72から信号電極X1～X4に信号電圧を加える。その際に、表示素子（例えば、液晶表示素子や有機EL表示素子など）による容量性結合のために、各走査電極と各信号電極との間にクロストーク現象が発生し、選択されている画素以外の画素にも低い電圧が印加される。単純マトリクスディスプレイの構造上、このクロストーク現象は避けられないが、通常これだけでは表示特性が大きく影響を受けることはない。

【0004】

この走査電圧及び信号電圧の印加を、1画面分の画像データを表すフレーム毎に繰り返すことにより、ディスプレイ上に画像が表示される。

【0005】

【発明が解決しようとする課題】

この単純マトリクスディスプレイの表示階調を制御するために、信号電極X1～X4に印加する信号電圧をPWM（パルス幅変調；Pulse Width Modulation）制御することが行われる。この場合に、各信号電極X1～X4には、図8の(ii)～(v)に示されるように、それぞれの画素に応じて制御された幅の信号電圧が印加される。この例では、各信号電圧は、走査クロックLPの間隔期間Tiの途中のある位置から最後まで所定の幅で後部分に印加される、後寄せの場合を示している。

【0006】

このPWM制御では、それぞれの信号電圧の変化点（この場合は、立ち上がり点）で、図8の(vi)に代表して信号電極X1に関して示すように、ノイズ電圧Vnz-x1が発生し、このノイズ電圧Vnz-x1は走査電極Y1～Y4の電位を変動させる。また、走査クロックLPの間隔期間Tiの終了時点毎に、図中①、②で示されるようなノイズも発生する。これらのノイズ電圧Vnz-x1によりクロストークの影響も大きくなる。他の信号電極X2～X4についても同様に、ノイズ電圧Vnzが発生し、走査電極の電位を変動させる。

【0007】

これらのノイズ電圧 V_{nz} は、各フレーム毎の同一走査期間（例えば、 $Y1$ ）において常に同一方向の極性で発生するから、表示画面上に表示の濃淡や表示むらを引き起こしやすく、表示品位を劣化させる原因となっていた。なお、PWM制御の信号電圧を、走査クロック LP の間隔期間 T_i の最初の部分から所定の幅だけ前部分に印加される前寄せとした場合にも、ノイズの極性が変わるだけで、同様である。

【0008】

そこで、本発明は、PWM制御における信号電圧の立ち上がり時、立ち下がり時に発生するノイズ電圧が、画面表示上に与える影響を実質的に無くすることができる単純マトリクスディスプレイの表示駆動方法及びその表示装置を提供することを目的とする。

【0009】**【課題を解決するための手段】**

請求項1記載の表示駆動方法は、PWM制御される単純マトリクスディスプレイの表示駆動方法において、

信号電極に印加するPWM信号電圧として、前寄せPWM信号電圧と後寄せPWM信号電圧とを選択的に供給可能にし、

各信号電極に所定期間に印加される前記PWM信号電圧を、各走査電極に関して、前記前寄せPWM信号電圧と前記後寄せPWM信号電圧とがほぼ等しい回数になるように、制御することを特徴とする。

【0010】

請求項2記載の表示駆動方法は、請求項1記載の表示駆動方法において、前記前寄せPWM信号電圧と前記後寄せPWM信号電圧とを、所定のフレーム周期毎に切り替えることを特徴とする。

【0011】

請求項3記載の表示駆動方法は、請求項1、2記載の表示駆動方法において、前記PWM信号電圧は、奇数番走査電極に対して後寄せPWM信号電圧であり偶数番走査電極に対して前寄せPWM信号電圧である後／前寄せ組み合わせと、奇

数番走査電極に対して前寄せPWM信号電圧であり偶数番走査電極に対して後寄せPWM信号電圧である前／後寄せ組み合わせとのいずれかになるように印加されることを特徴とする。

【0012】

請求項4記載の表示駆動方法は、請求項1～3記載の表示駆動方法において、前記PWM信号電圧及び前記走査電極に印加する走査電圧を、フレーム周期に所定の関係で同期させて交流化することを特徴とする。

【0013】

請求項5記載の表示装置は、静電容量結合性の表示素子を介在して互いに直交するように複数の信号電極及び複数の走査電極が設けられている単純マトリクスディスプレイと、

前記複数の走査電極を順次走査して走査電圧を供給する走査側駆動部と、

該走査側駆動部の走査に同期して、前記信号電極の各々に前寄せPWM信号電圧と後寄せPWM信号電圧のいずれかであるPWM信号電圧を供給する信号側駆動部とを有し、

前記信号側駆動部は、前記PWM信号電圧を、各走査電極に対して前記前寄せPWM信号電圧と前記後寄せPWM信号電圧とが所定の期間内にほぼ等しい回数になるように、制御することを特徴とする。

【0014】

請求項6記載の表示装置は、請求項5記載の表示装置において、前記信号側駆動部は、前記前寄せPWM信号電圧と前記後寄せPWM信号電圧とを所定のフレーム周期毎に切り替えることを特徴とする。

【0015】

請求項7記載の表示装置は、請求項5，6記載の表示装置において、前記信号側駆動部は、前記PWM信号電圧を、奇数番走査電極に対して前記後寄せPWM信号電圧であり偶数番走査電極に対して前記前寄せPWM信号電圧である後／前寄せ組み合わせと、奇数番走査電極に対して前記前寄せPWM信号電圧であり偶数番走査電極に対して前記後寄せPWM信号電圧である前／後寄せ組み合わせとのいずれかになるように印加することを特徴とする。

【0016】

請求項8記載の表示装置は、請求項5～7記載の表示装置において、前記信号側駆動部及び前記走査側駆動部は、前記PWM信号電圧及び前記走査電極に印加する走査電圧を、フレーム周期に所定の関係で同期させて交流化することを特徴とする。

【0017】**【発明の実施の形態】**

以下、図面を参照して本発明の表示駆動方法及び表示装置の実施の形態について、説明する。

【0018】

図1は本発明の実施の形態に係る表示装置の概略の構成を示す図であり、単純マトリクスディスプレイ10、走査側駆動回路20、信号側駆動回路30、電源回路40、及び制御回路50を備えている。

【0019】

図1において、ディスプレイ10は、対向する2枚の基板上に互いに直交するように複数の信号電極X（X1～X4）及び複数の走査電極Y（Y1～Y4）を設けている。この信号電極X及び走査電極Yは、通常、それぞれ数百程度の多数の電極で構成されるが、理解を容易にするために、ここでは各4つの場合を例にあげている。これらの信号電極Xと走査電極Yとの間には、液晶表示素子や有機EL表示素子が挟まれており、それらの各交点が表示画素となる。これらの各交点は静電容量で結合された構造であり、単純マトリクスディスプレイを構成している。

【0020】

電源回路40は、表示装置に交流化制御を行う場合に必要な6種類の電圧V0～V5を発生し、走査側駆動回路20、信号側駆動回路30にそれぞれ供給する。これらの電圧は、電圧V0から電圧V5に向けて順々に高くなる（或いは低くなる）ように、各々所定の値に設定されている。なお、交流化制御を行わない場合には、必要な電圧数は少なくてもよい。

【0021】

制御回路 50 は、表示データやクロック、各種の制御信号を形成し、走査側駆動回路 20、信号側駆動回路 30 にそれぞれ供給する。表示データ D は、ディスプレイ 10 の表示階調を制御するために、信号電極 X1 ～ X4 に印加する信号電圧のための PWM データである。

【0022】

本発明では、その信号電圧を、走査クロック LP の間隔期間の途中のある位置から最後まで所定の幅で後部分に印加される「後寄せ PWM 信号電圧（以下、後寄せ信号電圧）」とするか、走査クロックの間隔期間の最初の部分から所定の幅だけ前部分に印加される「前寄せ PWM 信号電圧（以下、前寄せ信号電圧）」とするかを、任意に選択可能にする。このために、各画素用の表示データ D は、後寄せ信号電圧のための PWM データ（以下、後寄せデータ）D1 と、前寄せ信号電圧のための PWM データ（以下、前寄せデータ）D2 とを、含んでいる。この表示データ D は信号側駆動回路 30 に供給される。

【0023】

データシフトクロック CK は、表示データ D をシフトするクロックで、信号側駆動回路 30 に供給される。走査クロック LP は、走査側駆動回路 20 に供給されて走査電極 Y を走査する走査信号となり、また信号側駆動回路 30 に供給されて 1 ライン分の表示データ D をラッチするラッチ信号となる。交流化信号 FR は、交流化駆動のための反転信号であり、交流化を行わない場合には不要である。

【0024】

セレクト信号 SL は、供給された表示データ D の後寄せデータ D1 を利用するか前寄せデータ D2 を利用するかを選択する信号であり、信号側駆動回路 30 に供給される。

【0025】

スタート信号 ST は、走査を開始する信号であり、走査側駆動回路 20 に供給される。

【0026】

走査側駆動回路 20 は、スタート信号 ST、走査クロック LP 及び交流化信号 FR を受けて、走査電極 Y1 ～ Y4 に所定の走査電圧を発生しつつ、走査クロッ

ク間隔で順次走査する。

【0027】

信号側駆動回路30は、図2にその内部構成が示されている。シフトレジスタ31はシフトクロックCKによって表示データD(D1, D2)を順次取り込んでシフトする。データラッチ回路は1ライン分の表示データD(D1, D2)がシフトレジスタ31に格納されたときに、走査クロックLPによりその表示データD(D1, D2)ラッチする。

【0028】

データセクタ33は、図3に示されるように、アンド回路AND1, AND2、ノット回路NOT及びオア回路ORから構成されており、データラッチ回路32からの表示データDのうちの後寄せデータD1か前寄せデータD2を、セレクト信号SLにしたがって選択して出力する。この選択は、画素データ毎、フレーム毎、複数フレーム毎等、各走査電極Y1～Y4に対して前寄せと後寄せとが任意の期間内にほぼ等しい回数になるように、行われる。

【0029】

レベルシフタ34はデータセクタ33からの選択された表示データD1あるいはD2のレベルを変換し、ドライバ35に供給する。ドライバ35は、レベルシフトされた表示データD1あるいはD2にしたがって、電源回路40からの電圧V0, V2, V3, 及びV5により、それぞれ後寄せ信号電圧あるいは前寄せ信号電圧を発生し、信号電極X1～X4に供給する。

【0030】

図4は、本発明の第1の実施の形態に係る表示装置の動作を説明するタイミングチャートである。

【0031】

図4において、走査クロックLPは(i)のように、走査間隔Ti毎に出力され、走査電極Yは(vii)のように走査クロックLPに同期して走査電極Y1～Y4をフレーム毎に順次繰り返して選択する。

【0032】

一方、信号電極X1～X4は、第1フレームでは後寄せ信号電圧が供給されて

おり、したがってその後寄せ信号電圧は各走査間隔 T_i の途中で立ち上がりその最後まで継続される。それらの立ち上がりのタイミングは、表示データに応じて、各走査間隔毎に、また各信号電極 $X_1 \sim X_4$ 毎に異なる。

【0033】

この信号電圧の立ち上がり時に、図4 (vi) に代表して信号電極 X_1 に関して示すように第1フレームでは、正のノイズ電圧 V_{nz-x1} が発生し、このノイズ電圧 V_{nz-x1} は走査電極 $Y_1 \sim Y_4$ (主として選択されている走査電極。例、 Y_1) の電位を変動させる。

【0034】

引き続き第2フレームでは、信号電極 $X_1 \sim X_4$ は、前寄せ信号電圧が供給されており、したがってその前寄せ信号電圧は各走査間隔 T_i の途中で立ち下がる。それらの立ち下がるのタイミングは、表示データに応じて、各走査間隔毎に、また各信号電極 $X_1 \sim X_4$ 毎に異なる。

【0035】

この信号電圧の立ち上がり時に、図4 (vi) に代表して信号電極 X_1 に関して示すように第2フレームでは、負のノイズ電圧 V_{nz-x1} が発生し、このノイズ電圧 V_{nz-x1} は走査電極 $Y_1 \sim Y_4$ の電位を、第1フレームとは逆方向に変動させる。また、これらのノイズ電圧 V_{nz-x1} によりクロストークの影響も大きくなる。

【0036】

このように、信号電圧の立ち上がりあるいは立ち下がりの変化点でノイズ電圧 V_{nz-x1} は発生するものの、フレーム毎にそのノイズ電圧の極性が逆になる。したがって、走査電極 Y_1 の選択されている走査期間では図4 (vi) に矢印線で示すように、互いにノイズ電圧 V_{nz-x1} の影響をうち消している。走査電極 $Y_2 \sim Y_4$ の選択されている走査期間においても同様に各々ノイズ電圧をうち消している。第3フレーム以降も同様である。更に、走査クロック LP の間隔期間 T_i の終了時点毎に、図中①、②で示されるようなノイズも発生するが、これら図中①、②で示されるノイズもフレーム毎に逆極性となる。

【0037】

また、信号電極 X 2 ～ X 4 についても、信号電極 X 1 で説明したのと同様に、ノイズ電圧 $V_{nz-x2 \sim x4}$ の影響は、うち消される。

【0038】

これにより、ノイズ電圧 V_{nz} により従来発生していた表示の濃淡やむらを実質的に無くすることができる。

【0039】

また、前寄せと後寄せとの切り替えを、フレーム毎に行うことに代えて、所定のフレーム周期毎（例えば、2 周期毎、4 周期毎など）に行ってもよい。各信号電極 X 1 ～ X 4 に印加される PWM 信号電圧を、それぞれの走査電極（例えば、Y 1）に対して前寄せと後寄せとが任意の期間内にほぼ等しい回数になるようにすることにより、PWM 制御における信号電圧の立ち上がり、あるいは立ち下がり発生するノイズ電圧 V_{nz} が画面表示上に与える影響が相互にうち消される。この任意の期間は、表示画像の視認上で問題のない範囲内にすればよい。

【0040】

更に、図 4 において、信号電極 X 3、X 4 については、図示とは異なって、第 1、第 3 フレームで前寄せ信号電圧とし、第 2、第 4 フレームで後寄せ信号電圧として、信号電極 X 1、X 2 の信号電圧と逆にしてもよい。このようにすることにより、信号電極 X 1 ～ X 4 間でもノイズ電圧 V_{nz} による影響をうち消すことができる。この信号電極の組み合わせは、交互（即ち、X 1、X 3 と X 2、X 4）でもよく、全信号電極 X を 2 分するものであればよい。この考え方は、本発明の他の実施の形態においても、同様に適用することができる。

【0041】

図 5 は、本発明の第 2 の実施の形態に係る表示装置の動作を説明するタイミングチャートである。

【0042】

図 5 において、信号電極 X 1 ～ X 4 への PWM 信号電圧は、第 1 フレーム及び第 3 フレームでは、走査電極 Y 1、Y 3、即ち奇数番走査電極が選択されている走査期間に対して後寄せであり、走査電極 Y 2、Y 4、即ち偶数番走査電極が選択されている走査期間に対して前寄せである後／前寄せ組み合わせの信号電圧（

以下、後／前寄せ信号電圧)を発生させている。また、第2フレーム及び第4フレームでは、走査電極Y1、Y3、即ち奇数番走査電極が選択されている走査期間に対して前寄せであり、走査電極Y2、Y4、即ち偶数番走査電極が選択されている走査期間に対して後寄せである前／後寄せ組み合わせの信号電圧(以下、前／後寄せ信号電圧)を発生させている。

【0043】

この場合のノイズ電圧 V_{nz} は、図5(vi)に代表して信号電極X1に関して示すように、第1フレームでは、正-負-正-負のノイズ電圧 V_{nz-x1} が発生し、第2フレームでは、負-正-負-正のノイズ電圧 V_{nz-x1} が発生している。

【0044】

このように、信号電圧の立ち上がりあるいは立ち下がりの変化点でノイズ電圧 V_{nz-x1} は発生するものの、フレーム毎に走査電極Y1～Y4対応でそのノイズ電圧 V_{nz-x1} の極性が逆になる。したがって、各走査電極Y1～Y4の選択されている走査期間では図5(vi)に矢印線で示すように、互いにノイズ電圧 V_{nz-x1} の影響をうち消している。第3フレーム以降も同様である。

【0045】

この第2の実施の形態では、第1の実施の形態と同様に、ノイズ電圧 V_{nz} の影響をうち消することができる。更に、後／前寄せ信号電圧と前／後寄せ信号電圧とで切り替えることにより、走査クロックLPの間隔期間 T_i の各終了時点では信号電極の信号電圧が変化しないから、PWM信号電圧の変化点が減少する。したがって、図4(vi)の①、②で示されるようなノイズは発生せず、PWM信号電圧の変化点が減少するから、電源電圧やグランド電圧に対する影響を小さくできる。

【0046】

図6は、本発明の第3の実施の形態に係る表示装置の動作を説明するタイミングチャートである。

【0047】

図6において、図5の第2の実施の形態に、交流化信号による制御を付加した

ものである。

【0048】

この図6では、(i)のように、フレーム毎に交流化信号FRを正、負に切り替えて交流化を行っている。このため、(iii)、(iv)のように、交流化信号FRが正の期間では、信号電極Xへの信号電圧は、点灯電圧V0、消灯電圧V2であり、走査電極Yには選択時に電圧V5、非選択時に電圧V1が印加される。一方交流化信号FRが負の期間では、信号電極Xへの信号電圧は、点灯電圧V5、消灯電圧V3であり、走査電極Yには選択時に電圧V0、非選択時に電圧V4が印加される。なお、図6では、信号電極X2、X3については図示を省略している。

【0049】

この例では、交流化信号FRの周期と、後／前寄せ信号電圧あるいは前／後寄せ信号電圧とを同期させている。したがって、信号電極X1～X4へのPWM信号電圧は、第1、第2フレームでは、走査電極Y1、Y3、即ち奇数番走査電極が選択されている走査期間に対して後寄せであり、走査電極Y2、Y4、即ち偶数番走査電極が選択されている走査期間に対してに前寄せである後／前寄せ信号電圧を発生させている。また、第3、第4フレームでは、走査電極Y1、Y3、即ち奇数番走査電極が選択されている走査期間に対して前寄せであり、走査電極Y2、Y4、即ち偶数番走査電極が選択されている走査期間に対して後寄せである前／後寄せ信号電圧を発生させている。

【0050】

この場合のノイズ電圧 V_{nz} は、図6(v)に代表して信号電極X1に関して示すように第1、第2フレームでは、正－負－正－負のノイズ電圧 V_{nz-x1} が発生し、第3、第4フレームでは、負－正－負－正のノイズ電圧 V_{nz-x1} が発生している。なお、例えば第1フレームと第2フレームでは交流化に伴い、電圧極性が反転しているので、ノイズ電圧 V_{nz-x1} は画面表示上への影響において同方向である。

【0051】

したがって、2フレーム毎に走査電極Y1～Y4対応でそのノイズ電圧 V_{nz}

—x1の極性が逆になる。図6(v)は、走査電極Yへのノイズの影響を示しているが、交流化制御に伴い前述のような選択・非選択に応じてその走査電圧が異なるので、理解を容易にするためにイメージ図として示している。

【0052】

これにより、図6(v)に矢印線で示すように、各走査電極Y1～Y4の選択されている走査期間では、第1フレームのノイズ電圧と第3フレームのノイズ電圧とがその影響をうち消し合い、第2フレームのノイズ電圧と第4フレームのノイズ電圧とがその影響をうち消し合う。

【0053】

なお、交流化信号FRの周期と、後／前寄せ信号電圧あるいは前／後寄せ信号電圧とは、図6の例に限られることなく、それぞれ適切な周期を選択することができる。

【0054】

この第3の実施の形態では、第2の実施の形態と同様の効果を得ることができ、更に、交流化駆動の表示においても、駆動電圧の極性変更に関わらず、ノイズ電圧による影響を軽減することができる。

【0055】

【発明の効果】

本発明によれば、各信号電極X1～X4に印加されるPWM信号電圧を、各走査電極（例えば、Y1）に対して前寄せと後寄せとが任意の期間内にほぼ等しくなるように制御するから、PWM制御における信号電圧の立ち上がり（あるいは、立ち下がり）に発生するノイズ電圧が画面表示上に与える影響が相互にうち消される。この任意の期間は、表示画像の視認上で問題のない範囲内にすればよい。これにより、ノイズ電圧により従来発生していた表示の濃淡やむらを実質的に無くすることができる。

【0056】

また、前記前寄せと前記後寄せとの切り替えは、所定のフレーム周期毎（例えば、1周期毎、2周期毎、4周期毎など）に行うことにより、他の表示制御との整合を採ることが容易である。

【 0 0 5 7 】

また、P W M信号電圧は、後／前寄せ信号電圧と、前／後寄せ信号電圧とで切り替えることにより、P W M信号電圧の変化点が減少するから、電源電圧やグラウンド電圧に対する影響を小さくできる。更に、交流化駆動の表示においても、駆動電圧の極性変更に関わらず、ノイズ電圧による影響を同様に軽減することができる。

【図面の簡単な説明】**【図 1】**

本発明に係る表示装置の構成を示す図。

【図 2】

図 1 の信号側駆動回路の構成図。

【図 3】

図 2 のデータセレクタの構成例を示す図。

【図 4】

第 1 の実施の形態に係る表示装置のタイミングチャート。

【図 5】

第 2 の実施の形態に係る表示装置のタイミングチャート。

【図 6】

第 3 の実施の形態に係る表示装置のタイミングチャート。

【図 7】

従来の単純マトリクスディスプレイの基本構造を示す図。

【図 8】

図 7 のタイミングチャート。

【符号の説明】

- 1 0 単純マトリクスディスプレイ
- 2 0 走査側駆動回路
- 3 0 信号側駆動回路
- 3 1 シフトレジスタ
- 3 2 データラッチ回路

3 3 データセレクト

3 4 レベルシフト

3 5 ドライバ

4 0 電源回路

5 0 制御回路

L P 走査クロック（ラッチパルス）

S L セレクト信号

D (D 1, D 2) 表示データ

X (X 1 ~ X 4) 信号電極

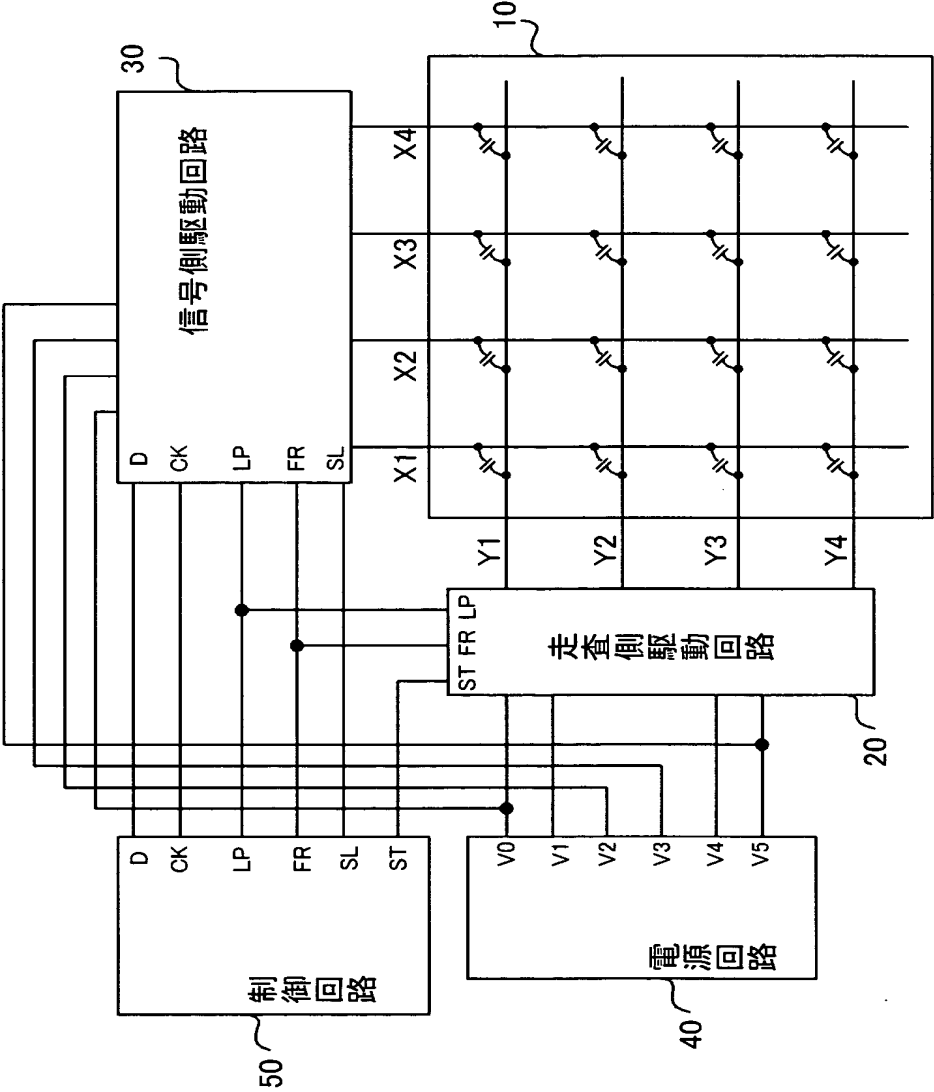
Y (Y 1 ~ Y 4) 走査電極

V n z ノイズ電圧

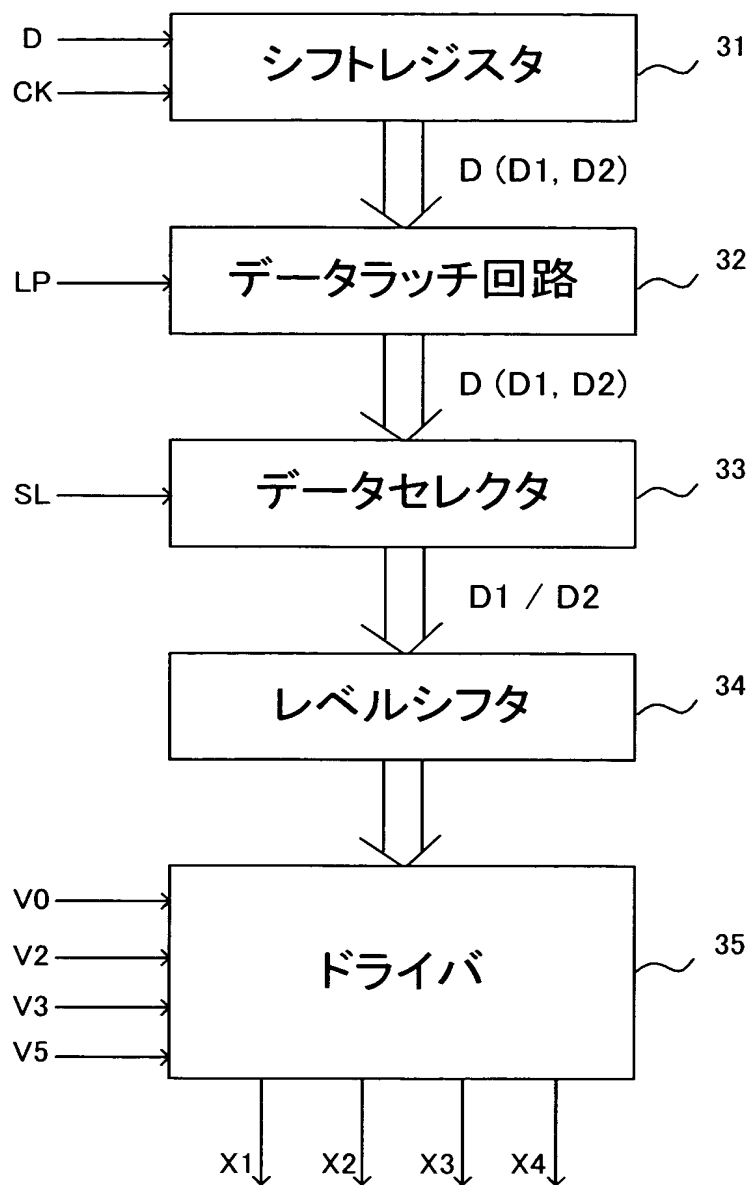
F R 交流化信号

【書類名】 図面

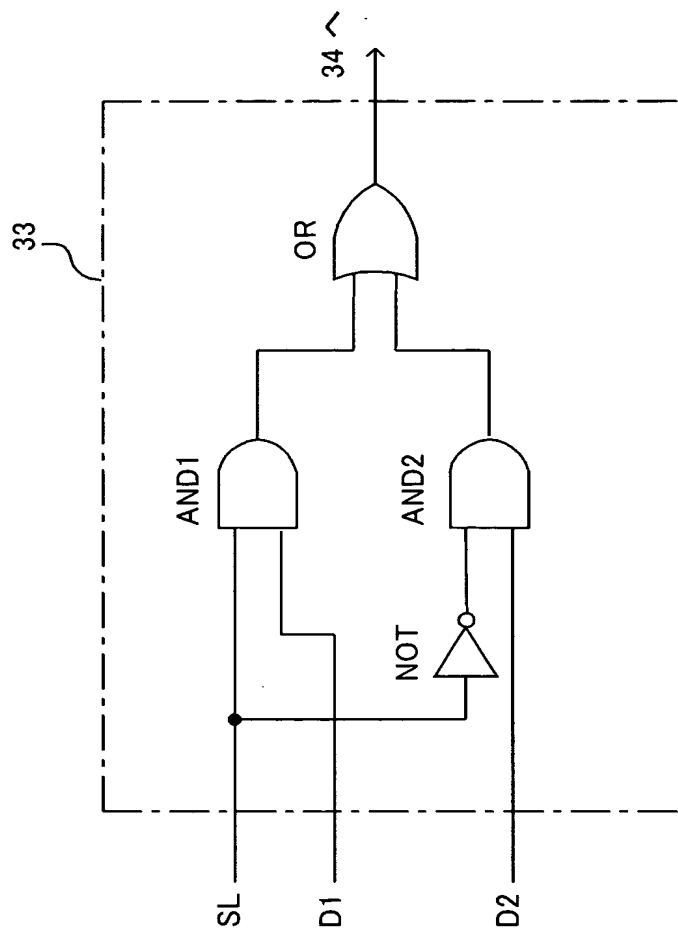
【図 1】



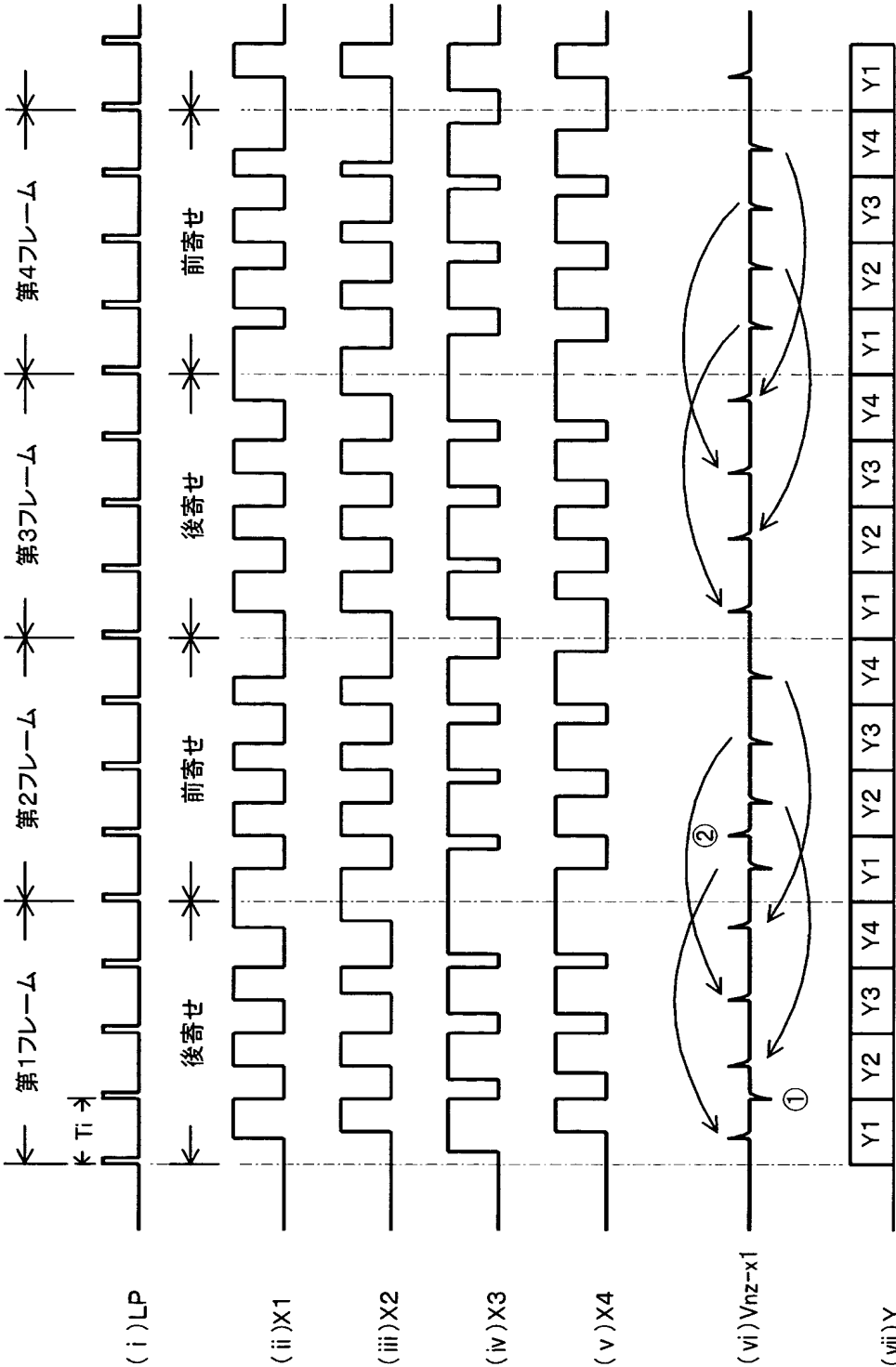
【図 2】

30

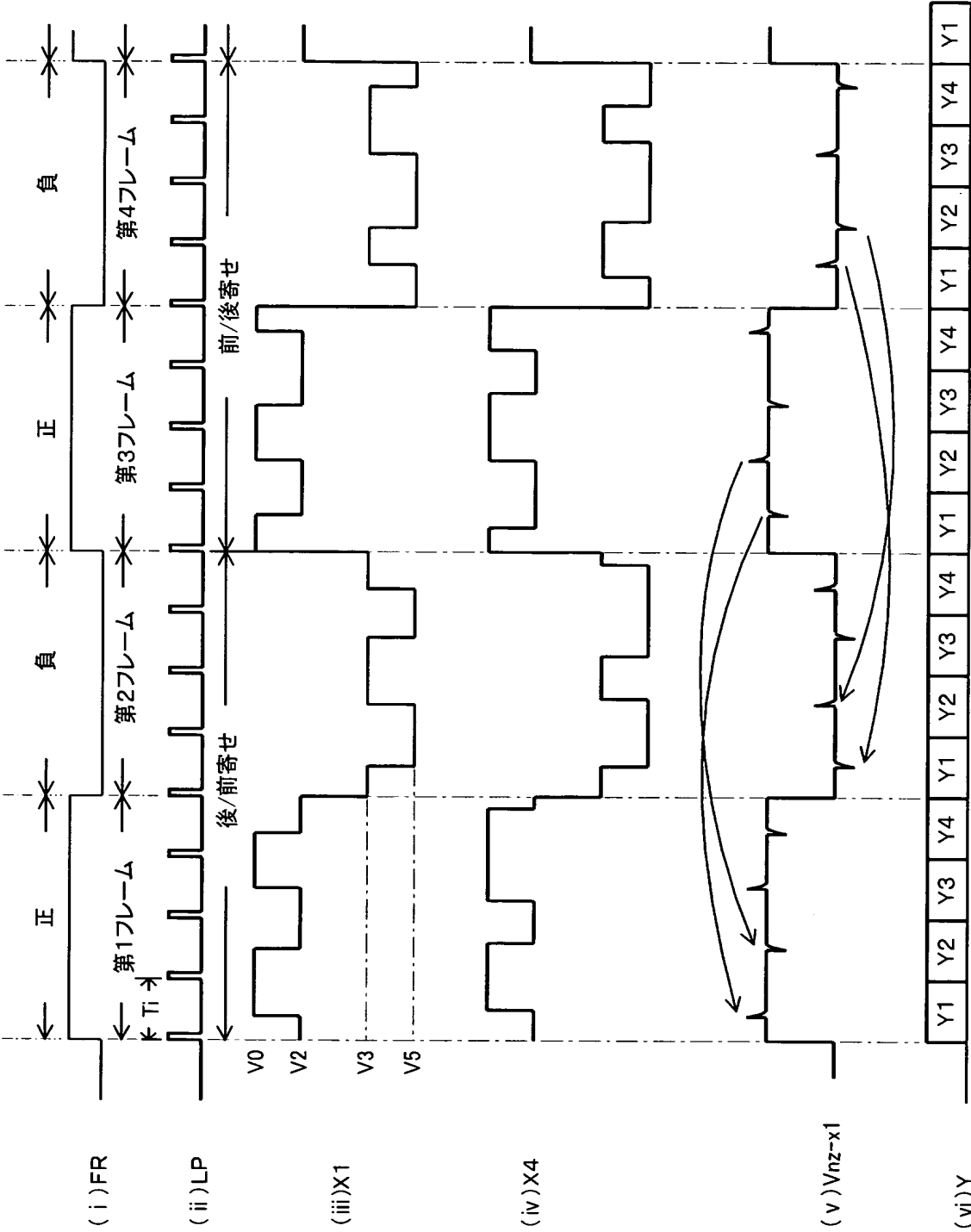
【図 3】



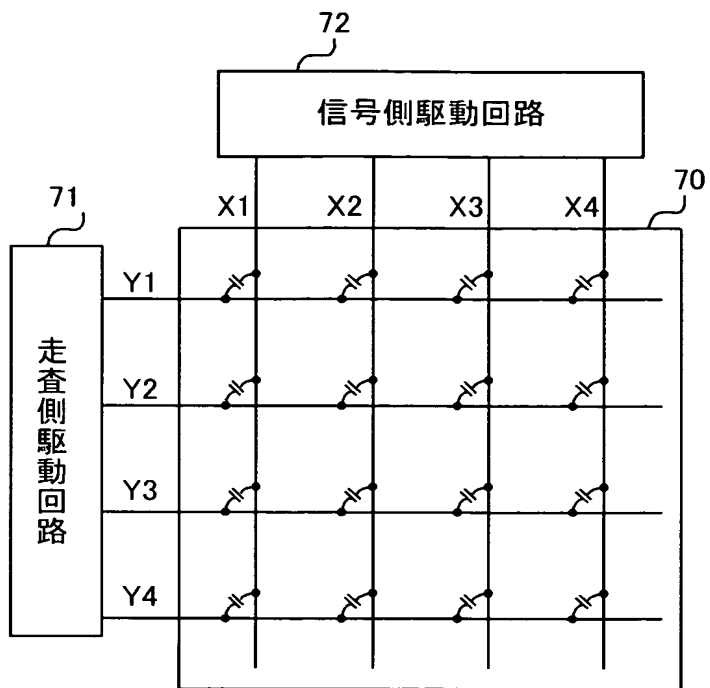
【図4】



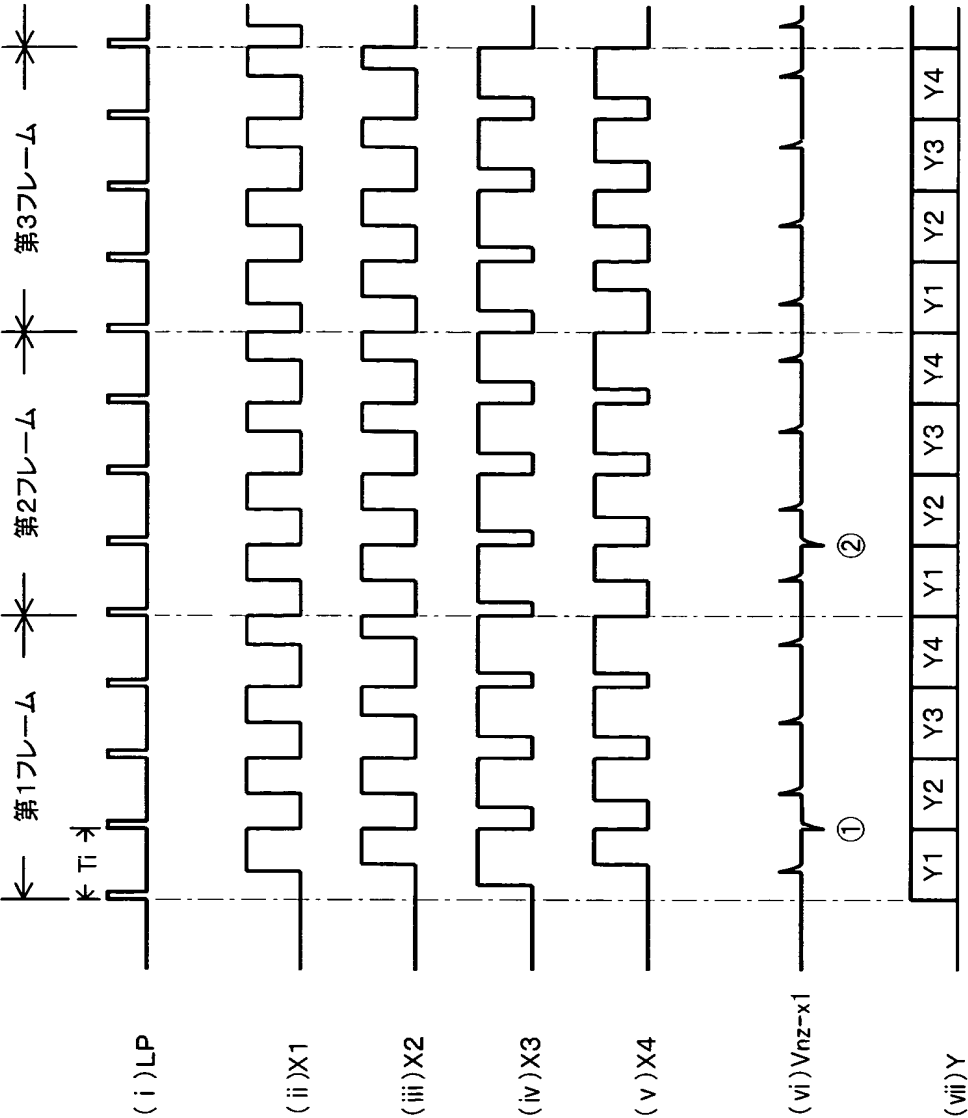
【図 6】



【図 7】



【図 8】



【書類名】 要約書

【要約】

【課題】 単純マトリクスディスプレイを P W M 制御する場合に、信号電圧の立ち上がり時（もしくは、立ち下がり時）に発生するノイズ電圧が、画面表示上を与える影響を実質的に無くすこと。

【解決手段】 P W M 制御される単純マトリクスディスプレイの各信号電極 X 1 ～ X 4 に印加される P W M 信号電圧を、ある走査電極に対して前寄せ信号電圧と後寄せ信号電圧とが任意の期間内にほぼ等しい回数になるように、制御する。

【選択図】 図 4

特願 2 0 0 2 - 3 1 2 3 6 2

出 願 人 履 歴 情 報

識別番号

[0 0 0 1 1 6 0 2 4]

1 . 変更年月日

1 9 9 0 年 8 月 2 2 日

[変更理由]

新規登録

住 所

京都府京都市右京区西院溝崎町 2 1 番地

氏 名

ローム株式会社